

**Fakultät Elektrotechnik und
Informationstechnik**
Prüfungsamt

17.01.2025

Prüfungsablaufplan für das **WiSe 24/25**

Studiengang **Informationssystemtechnik
5. Semester**

Prüfungsperiode vom **10.02. bis 08.03.2025**

(vorbehaltlich weiterer Ergänzungen und Veränderungen)

Prüfungsfach	Termin	Prüfer	Ort*	Zeit Dauer
Theorie und Anwendung formaler Systeme (INF-B-275) M1200-2H060 <i>Klausurarbeit Formale Systeme</i> 34810	18.02.2025	Prof. Rudolph Prof. Baader	HSZ/03/H HSZ/02/E HSZ/AUDI/H	13:00 Uhr 90 min
Betriebssysteme und Sicherheit (INF-B-380) M1200-G2140 34410	05.03.2025	Prof. Schirmeier Prof. Tschorsch	HSZ/04/H HSZ/03/H HSZ/AUDI/H	08:00 Uhr 90 min
Signalverarbeitung und Informationstheorie (ET-12 10 27) M1210-2H010 <i>Signalverarbeitung</i> 47030	24.02.2025	Prof. Birkholz Prof. Altinsoy	BAR/SCHÖ/E	07:30 Uhr 120 min
Digitale Schaltungstechnik (ET-12 08 33) M1208-G2120 31510	14.02.2025	Prof. Mayr Dr. Höppner	GÖR/127/U	09:20 Uhr 120 min

Nach- und Wiederholungsprüfungen

Partielle Differentialgleichungen und Wahrscheinlichkeitstheorie (ET-01 04 04) M1200-G0070 11420	06.12.2024 im Sem.	Prof. Schilling Prof. Franz	ASB/120/H	14:50 Uhr 120 min
Schaltungstechnik (ET-12 08 31) M1208-1H030 15910	10.02.2025	Prof. Ellinger Dr. Schumann	GÖR/127/U	09:20 Uhr 180 min
Systemtheorie und Automatisierungstechnik (ET-12 09 10) M1210-G2030 <i>Klausurarbeit Systemtheorie</i> 16210	06.03.2025	Prof. Schaefer Prof. Finger	GÖR/226/H	09:20 Uhr 120 min
<i>Klausurarbeit Automatisierungstechnik</i> 17620	19.02.2025	Prof. Janschek Dr. Braune	GÖR/226/H	07:30 Uhr 120 min

*** Raumaufteilung im Aushang!**

Prof. Dr.-Ing. habil. M. Wollschlaeger
Vorsitzender des Prüfungsausschusses