

detaillierter Studienablaufplan Hauptstudium Elektrotechnik, SR Mikroelektronik (DPO 2013), Hilfsmittel zur Planung

Stand: 08.10.2024

alte Module

Modul-Nr./CN	Modulname LV...Lehrveranstaltung	5. Semester	6. Semester	Konto HISPOS	Hinweise zu Prüfungsleistungen M...Modulnote PL...Prüfungsleistung	LP	Modulverantwortlicher	Studentensets
		V/Ü/P	V/Ü/P					
ET-12 08 12 M1208-11010	Integrierte Analogschaltungen Integrierte Analogschaltungen (Integr. Analogschalt.)	2/2/0 2/2/0		47200	M = PL PL Klausur 120min 47210	4	Prof. Ellinger Prof. Ellinger (2. Prüfer Schumann)	EuiDE-5-IT, EuiDE-5-MEL, 01/MA-ET/IT
ET-12 06 02 M1206-1M010	Aufbau- und Verbindungstechnik der Elektronik Aufbau- und Verbindungstechnik der Elektronik (AVT d. Elektr.)	2/0/1 2/0/0	0/0/1	49200	M = (2 PL1 + PL2) / 3 PL1 Klausur 90 min 49210	4	Prof. Bock (2. Prüfer Zerna)	EuiDE-5-GMM, EuiDE-5-MEL, 01/MA-ET/GMM, 01/MA-ET/MEL EW, Wiwi
	Praktikum zur Aufbau- und Verbindungstechnik (AVT d. Elektr.)	0/0/1	0/0/1		PL2 Laborpraktikum 49230			EuiDE-6-GMM, ??? EuiDE-6-MEL, 02/MA-ET/GMM, ??? 02/MA-ET/MEL
ET-12 08 13 M1208-1M020	Physik ausgewählter Bauelemente Numerische Bauelemente-Simulation (NumBE Sim) Modellierung für den Schaltungsentwurf (ModSchaltEntw)	2/1/0 2/1/0	2/1/0 2/1/0	49600	M = (7 PL1 + 3 PL2) / 10 PL1 Klausur 150 min 49610 PL2 Beleg 49620	6	N.N. (2. Prüfer Herricht)	EuiDE-5-MEL, 01/MA-ET/MEL EuiDE-5-MEL, 01/MA-ET/MEL, Phy

Modul-Nr./CN	Modulname LV...Lehrveranstaltung	5. Semester	6. Semester	Konto HISPOS	Hinweise zu Prüfungsleistungen M...Modulnote PL...Prüfungsleistung	LP	Modulverantwortlicher	Studentensets
		V/Ü/P	V/Ü/P					
ET-12 08 23	Rechnergestützter Schaltkreisentwurf	2/1/0	2/0/2	49800	M = (2 PL1 + PL2) / 3 Beide PL müssen bestanden sein!	8	Prof. Mayr	
M1208-1M030	Schaltkreis- und Systementwurf (SchaltkrSystEnt)	2/1/0			PL1 Beleg 49810		Prof. Mayr	EuiDE-5-MEL, 01/MA-ET/MEL Mathemaik
	Layoutentwurf (Layoutentwurf)		2/0/2		PL2 Mdl. PL 20min 49820		Prof. Lienig	EuiDE-6-IT, 02/MA-ET/IT, EuiDE-6-MEL, 02/MA-ET/MEL
ET-12 12 01	Mikrosystem- und Halbleitertechnologie	2/0/0	6/1/3	49000	M = (2 PL1 + 2 PL2 + PL3) / 5	12	Prof. Richter	
M1212-1M040	Mikrosysteme für Mikroelektronik (Mikrosys./HL-Techno.) (Mikrosysteme)	2/0/0	0/0/1		PL1 bei max 15 TN mdl. PL 35min, bei über 15 TN Klausur 90min 49030 neu		Prof. Richter	EuiDE-5-MEL, 01/MA-ET/MEL, EuiDE-6-MEL, 02/MA-ET/MEL
	Einführung in die Sensorik (Sensorik I)		2/1/0				Prof. Härtling Gerlach	EuiDE-6-GMM, 02/MA-ET/GMM, EuiDM-8-Mik, EuiDR-8-Erg
	Halbleitertechnologie/Prozessintegration (HLT-Prozess-integr.)		2/0/1		PL2 bei max 15 TN mdl. PL 35min, bei über 15 TN Klausur 90min 49040 neu		Prof. Mikolajick/Prof. Erbe Prof. Bartha	EuiDE-6-MEL, 02/MA-ET/MEL, INF (nur P?)
	Werkstoffe der Mikroelektronik und Mikrosystemtechnik (MST/Werkstoffe)		2/0/1		PL3 Laborpraktikum 49050 neu		Prof. Mikolajick Prof. Bartha	EuiDE-6-MEL, 02/MA-ET/MEL, Phy (nur P?)
ET-12 08 15	Hauptseminar Mikro- und Nanoelektronik		0/2/0	51000	M = (2 PL1 + PL2) / 3	4	Prof. Schröter	
M1208-1M050	Hauptseminar Mikro- und Nanoelektronik (HSMiNaElektron)		0/2/0		PL1 Projektarbeit 12Wo. 51030 neu PL2 Kolloquium 51040 neu			EuiDE-6-MEL, 02/MA-ET/MEL