

Einladung

zum

ZHR - Kolloquium

Titel: Architektur und Performance-Charakteristik moderner HPC-Systeme

Referent: Dr. Gerhard Wellein
Regionales Rechenzentrum Erlangen

Kurzfassung:

In den vergangenen Jahren zeigte sich im Bereich der Prozessorarchitekturen eine Konsolidierung, die auch Folgen für den HPC Bereich hatte: Während vor allem bei den großen Herstellern (IBM, Intel) neue Prozessorarchitekturen eingeführt wurden, verzichteten einige der "Nischen-Player" auf die Weiterentwicklung eigener, einst sehr populärer Reihen (z.B. DEC/Compaq Alpha Serie). Der Vortrag konzentriert sich auf drei neue Prozessorreihen, deren erste Inkarnationen bereits verfügbar sind und die auch in Zukunft im Bereich der technisch, wissenschaftlichen Simulation verstärkt zum Einsatz kommen werden:

1. IBM Power4
2. Intel Itanium1/2
3. NEC SX6

Ausgehend von einer Einführung in die Architektur wird die Performance-Charakteristik dieser Systeme anhand von grundlegenden Programmkernen sowie komplexen Anwendungsprogrammen vorgestellt und mit anderen Architekturen (z.B. Intel Pentium, Hitachi SR8000) verglichen.

Ort: Willers-Bau C207
Zeit: Mittwoch, den 29. Januar 2003, 14.00 Uhr

gez. Prof. Dr. W.E. Nagel

[Zentrum für Hochleistungsrechnen \(ZHR\) zhrweb@zhr.tu-dresden.de](mailto:zhrweb@zhr.tu-dresden.de)

13-Januar-2003

URL: <http://www.tu-dresden.de/zhr/Veranstaltungen/Kolloquium/wellein_030129.html>